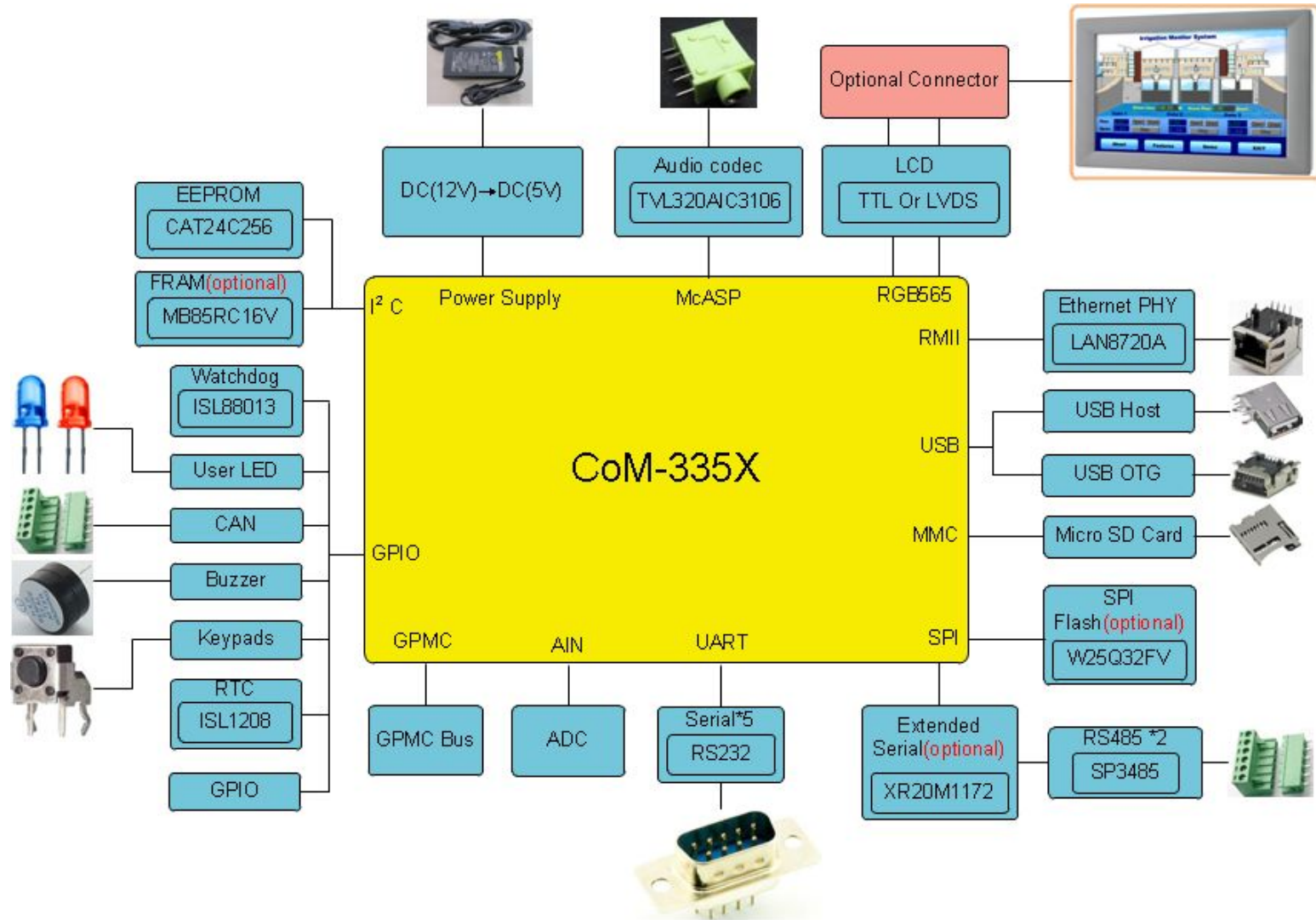


COVER PAGE



深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	COVER PAGE
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 1 页 共 23 页

PCB LAYERS

DESIGN CONSIDERATIONS

DESIGN NOTE:
Example text for informational
design notes .

DESIGN NOTE:
Example text for cautionary
design notes.

DESIGN NOTE:
Example text for critical
design notes.

LAYOUT NOTE:
Example text for critical
layout guidelines.

Page	Index
00	TOP LEVEL
01	CoM-335X STAMP CHIP
02	POWER SUPPLY
03	RMII ETHERNET
04	LCD RGB565
05	USB HOST
06	USB OTG
07	RS232
08	EXTCOM & CAN & IIC
09	IIS AUDIO
10	BAT & WDG & BZ & ULED
11	MICRO SD CARD
12	GPMC BUS
13	KEYPADS & ADC
14	RTC & EEPROM
15	SPI FLASH & FRAM

PCB分层

Top
Ground
Power
Bottom



PCB层数： 四层

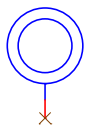
PCB尺寸： 120*120MM

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	PCB LAYERS
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 2 页 共 23 页

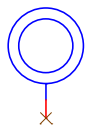
PCB LAYOUT

固定核心板螺钉

H1 TH_D1.4MM



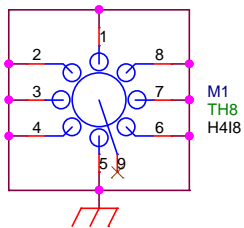
H2 TH_D1.4MM



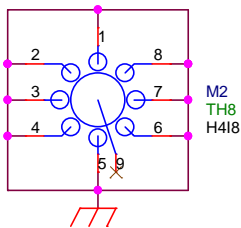
LAYOUT NOTE (PING) :
H1,H2为非金属化孔,无焊盘
与CoM-335x的定位孔对应;

LAYOUT NOTE (PING) :
双拼板,注意MARK点设置;

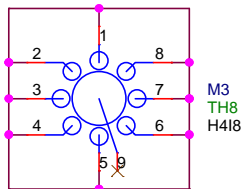
结构固定螺孔



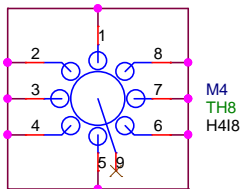
M1
TH8
H418



M2
TH8
H418

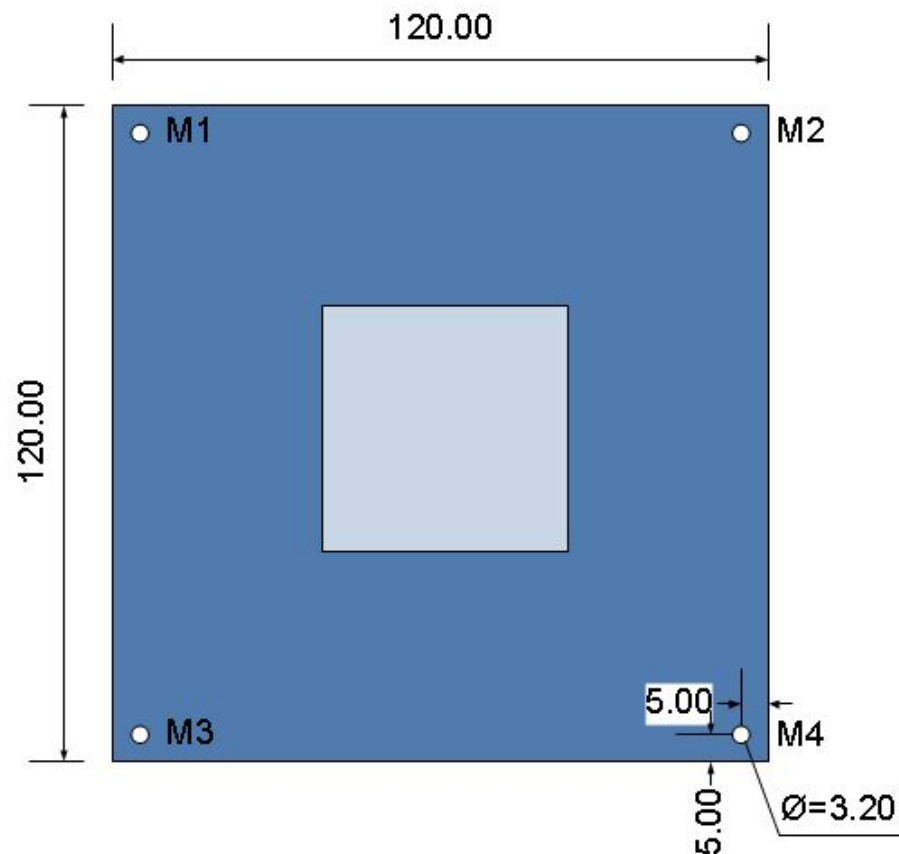


M3
TH8
H418



M4
TH8
H418

DESIGN NOTE:
结构固定螺孔用来固定PCB板,
PCB板尺寸为120MMx120MM,
定位螺孔直径3.2MM,
每个螺孔中心距板边初定为5.0MM
(螺孔距板边根据实际情形可调整)



深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	COVER PAGE
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 3 页 共 23 页

PIO MUX

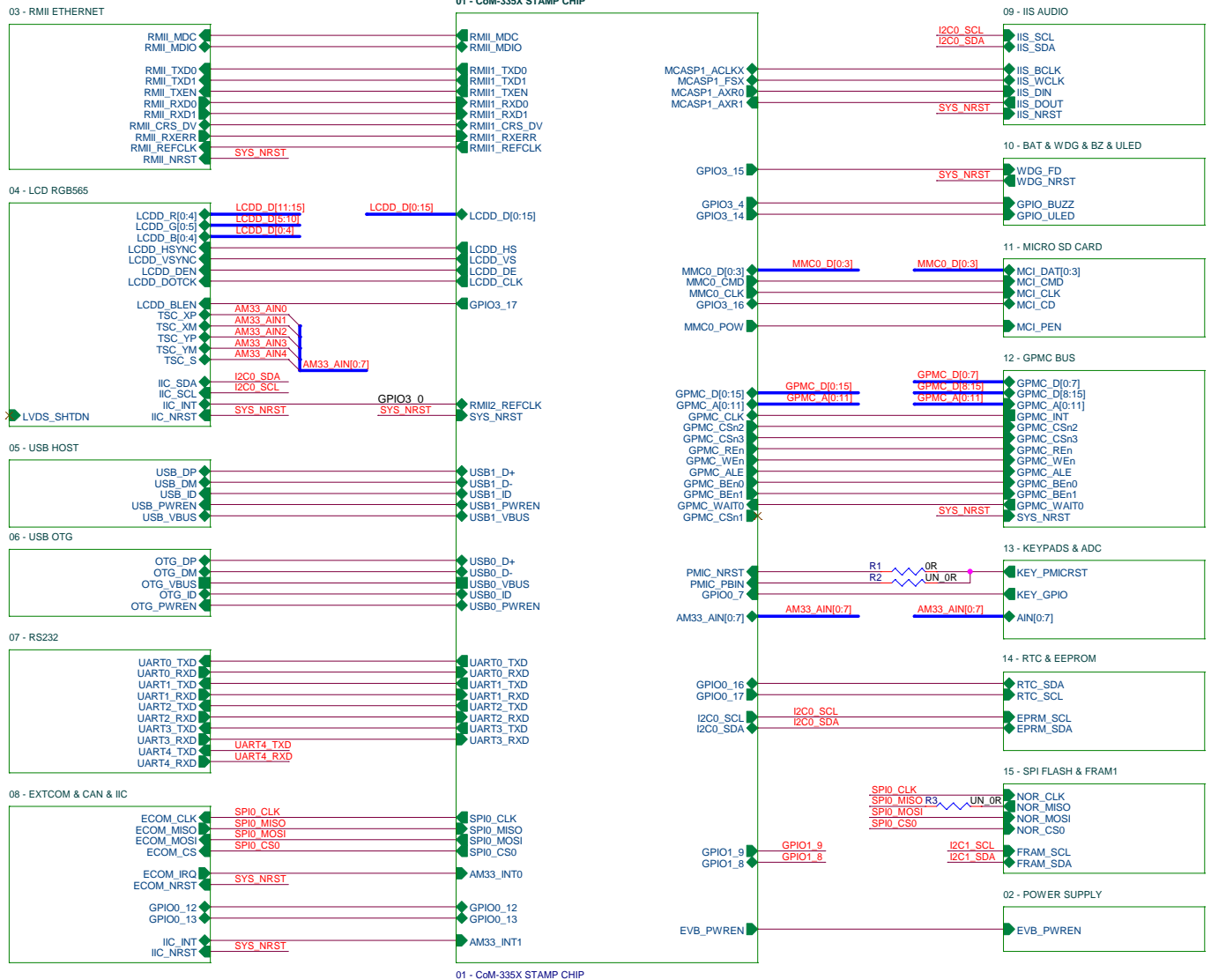
GPIO0	USAGE	GPIO1	USAGE	GPIO2	USAGE	GPIO3	USAGE
GPIO0_0	MDIO	GPIO1_0	GPMC_D0(MMC1_D0)	GPIO2_0	GPMC_CSn3	GPIO3_0	RMII2_REFCLK
GPIO0_1	MDC	GPIO1_1	GPMC_D1(MMC1_D1)	GPIO2_1	GPMC_CLK	GPIO3_1	RMII1_CRS_DV
GPIO0_2	SPI0_CLK	GPIO1_2	GPMC_D2(MMC1_D2)	GPIO2_2	GPMC_ALE	GPIO3_2	RMII1_RXERR
GPIO0_3	SPI0_MISO	GPIO1_3	GPMC_D3(MMC1_D3)	GPIO2_3	GPMC_RE	GPIO3_3	RMII1_TXEN
GPIO0_4	SPI0_MOSI	GPIO1_4	GPMC_D4(MMC1_D4)	GPIO2_4	GPMC_WE	GPIO3_4	GPIO_BUZZ
GPIO0_5	SPI0_CS0	GPIO1_5	GPMC_D5(MMC1_D5)	GPIO2_5	GPMC_CLE	GPIO3_5	I2C0_SDA
GPIO0_6	MMC0_POW	GPIO1_6	GPMC_D6(MMC1_D6)	GPIO2_6	LCD_D0	GPIO3_6	I2C0_SCL
GPIO0_7	GPIO_CON	GPIO1_7	GPMC_D7(MMC1_D7)	GPIO2_7	LCD_D1	GPIO3_7	USER_LED(RUN)
GPIO0_8	LCD_D12	GPIO1_8	I2C1_SDA(UART4_RXD)	GPIO2_8	LCD_D2	GPIO3_8	CRYPTO
GPIO0_9	LCD_D13	GPIO1_9	I2C1_SCL(UART4_TXD)	GPIO2_9	LCD_D3	GPIO3_9	UART2_RXD
GPIO0_10	LCD_D14	GPIO1_10	UART0_RXD	GPIO2_10	LCD_D4	GPIO3_10	UART2_TXD
GPIO0_11	LCD_D15	GPIO1_11	UART0_TXD	GPIO2_11	LCD_D5		
GPIO0_12	I2C2_SDA(CAN0_TX)	GPIO1_12	GPMC_D12	GPIO2_12	LCD_D6		
GPIO0_13	I2C2_SCL(CAN0_RX)	GPIO1_13	GPMC_D13	GPIO2_13	LCD_D7	GPIO3_13	USB1_DRVVBUS
GPIO0_14	UART1_RXD	GPIO1_14	GPMC_D14	GPIO2_14	LCD_D8	GPIO3_14	GPIO_ULED
GPIO0_15	UART1_TXD	GPIO1_15	GPMC_D15	GPIO2_15	LCD_D9	GPIO3_15	WDG_FD
GPIO0_16	RTC_SDA	GPIO1_16	GPMC_A0(rmii2_txen)	GPIO2_16	LCD_D10	GPIO3_16	SD_CD
GPIO0_17	RTC_SCL	GPIO1_17	GPMC_A1	GPIO2_17	LCD_D11	GPIO3_17	LCDD_BLEN
GPIO0_18	USB0_DRVVBUS	GPIO1_18	GPMC_A2	GPIO2_18	UART3_RXD	GPIO3_18	MCASP1_ACLKX(BCLK)
GPIO0_19	XDMA_INTR0	GPIO1_19	GPMC_A3	GPIO2_19	UART3_TXD	GPIO3_19	MCASP1_FSX(WCLK)
GPIO0_20	XDMA_INTR1	GPIO1_20	GPMC_A4(rmii2_txd1)	GPIO2_20	RMII1_RXD1	GPIO3_20	MCASP1_AXR0(DIN)
GPIO0_21	RMII1_TXD1	GPIO1_21	GPMC_A5(rmii2_txd0)	GPIO2_21	RMII1_RXD0	GPIO3_21	MCASP1_AXR1(DOUT)
GPIO0_22	GPMC_D8	GPIO1_22	GPMC_A6	GPIO2_22	LCD_VS		
GPIO0_23	GPMC_D9	GPIO1_23	GPMC_A7	GPIO2_23	LCD_HS		
		GPIO1_24	GPMC_A8	GPIO2_24	LCD_CLK		
		GPIO1_25	GPMC_A9	GPIO2_25	LCD_DE		
GPIO0_26	GPMC_D10	GPIO1_26	GPMC_A10(rmii2_rxd1)	GPIO2_26	MMC0_D3		
GPIO0_27	GPMC_D11	GPIO1_27	GPMC_A11(rmii2_rxd0)	GPIO2_27	MMC0_D2		
GPIO0_28	RMII1_TXD0	GPIO1_28	GPMC_BEn1	GPIO2_28	MMC0_D1		
GPIO0_29	RMII1_REFCLK	GPIO1_29	GPMC_CSn0	GPIO2_29	MMC0_D0		
GPIO0_30	GPMC_WAIT0(rmii2_crs)	GPIO1_30	GPMC_CSn1(MMC1_CLK)	GPIO2_30	MMC0_CLK		
GPIO0_31	GPMC_WPn	GPIO1_31	GPMC_CSn2(MMC1_CMD)	GPIO2_31	MMC0_CMD		

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.11	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	PIO MUX
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 4 页 共 23 页

REVISION HISTORY:

<u>REV</u>	<u>DATE</u>	<u>NOTES</u>
1.00	25 March, 2015	INITIAL

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	REVISION HISTORY:
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 5 页 共 23 页



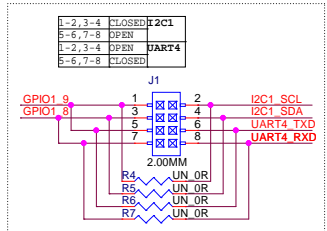
DESIGN NOTE:
两个复位用一个按键即可，
PMIC_NRST立刻复位；

DESIGN NOTE:
SPI0上可挂载扩展串口
或DataFlash，两模块不可同
时存在，通过电阻R3分隔信
号(避免DRC报错)

DESIGN NOTE:
GPIO分配可根据布局需要进行调整

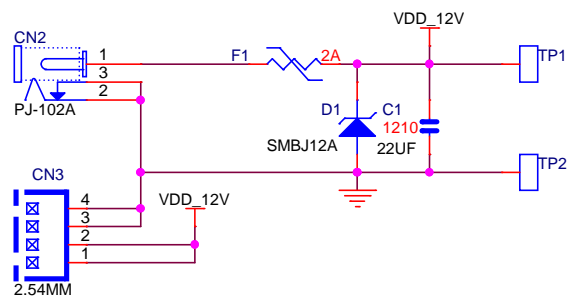
GPIO功能分配表			
IO引脚	功能分配	IO引脚	功能分配
GPIO0_7	GPIO Control	GPIO3_14	USER LED
GPIO0_16	RTC_SDA	GPIO3_15	WDG_FD
GPIO0_17	RTC_SCL	GPIO3_16	SD_CD
GPIO3_4	BUZZER	GPIO3_17	Back Light
GPIO3_0	TSC Int		

中断分配表	
IO引脚	中断分配
INTR0	扩展串口中断
INTR1	IIC2中断



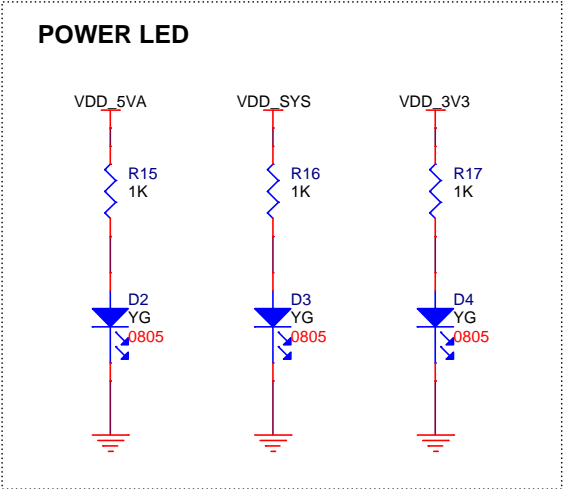
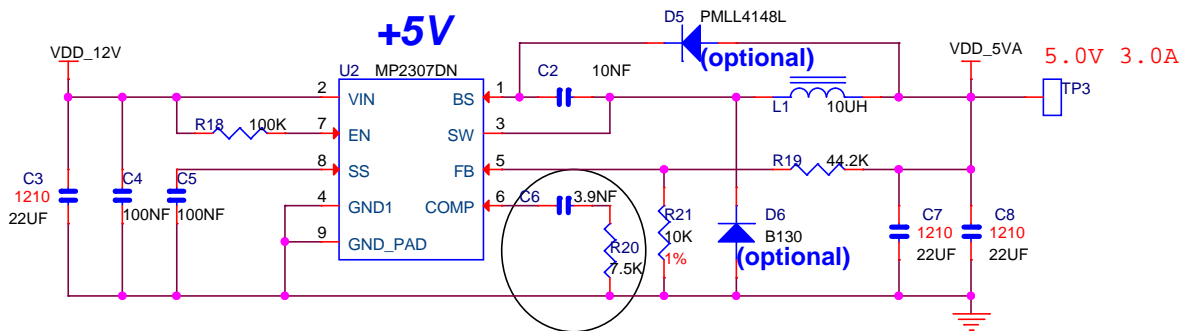
DESIGN NOTE:
GPIO1_8, GPIO1_9可复用为
I2C1和UART4，通过跳线J1
进行切换选择,详见配置表

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	TOP VIEW
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 6 页 共 23 页



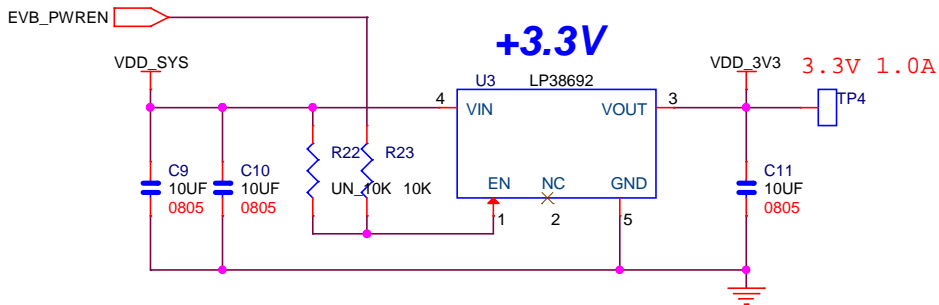
DESIGN NOTE:
 去掉开关
 原因：占地方；趋势是不带开关；

LAYOUT NOTE:
 CN2增加+12V电源标识符号 
 CN3增加说明字符“DCIN(12V)”



DESIGN NOTE:
 增加核心板PMIC电源指示 (VDD_SYS) ;

LAYOUT NOTE:
 D2增加说明字符“5V”
 D3增加说明字符“VDD(SYS)”
 D4增加说明字符“3V3”



DESIGN NOTE:
 采用CoM-335X的PMIC供电接口板；
 让整个评估板具备电源管理功能；

DESIGN NOTE:
 LP38692是低压差的LDO,最小输入2.7V;
 450MV/1A

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	POWER SUPPLY
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 8 页 共 23 页

LAYOUT NOTE:
 RMII_RXD[0:1],RMII_CRS_DV
 做等长
 RMII_TXD[0:1],RMII_TXEN
 做等长

DESIGN NOTE:
 R31-R33电阻需验证是否
 必要或调整阻值

DESIGN NOTE:
 RMII_RXERR需验证是否必要

DESIGN NOTE:
 100NF电容经验证后可删除

DESIGN NOTE:
 设计参考i.MX50 LAN8720A，默认上Y1
 晶振电容，公板上用了30PF，可调整

LAYOUT NOTE:
 Differential pair差分阻抗100 ohm走线平行、
 等长短距，避免过孔、交叉

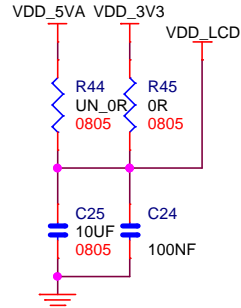
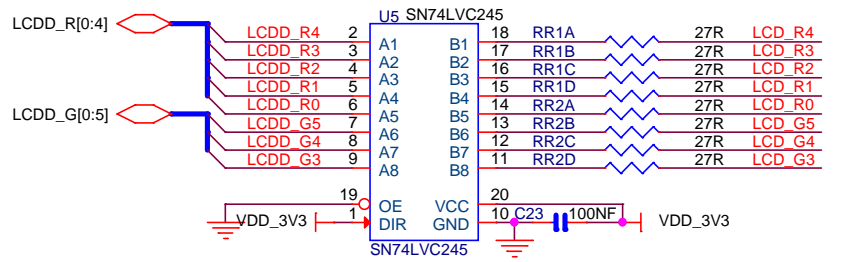
DESIGN NOTE:
 LED1 (Green) => LINK/ACT
 LED2 (Yellow) => SPEED

LAYOUT NOTE:
 C19 & C20去耦电容应
 该尽量靠近LAN8720A

DESIGN NOTE: PHY Address/Mode Select
 Resistors分别设置PHY地址和工作模式。
 设置PHY地址: PHY=0;
 设置LAN工作模式: MODE[2:0]=111, 即
 支持Auto-negotiation

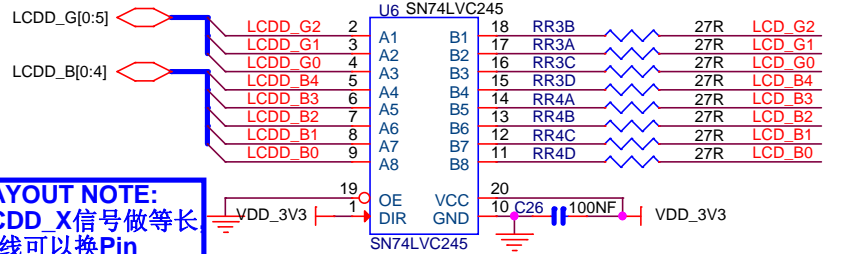
深圳市盈鹏飞科技有限公司 www.embedall.com

设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	RMII ETHERNET
批准	Ping	日期	Date	版本	V1.00



LAYOUT NOTE:
CN5添加说明字符“(LCD)”

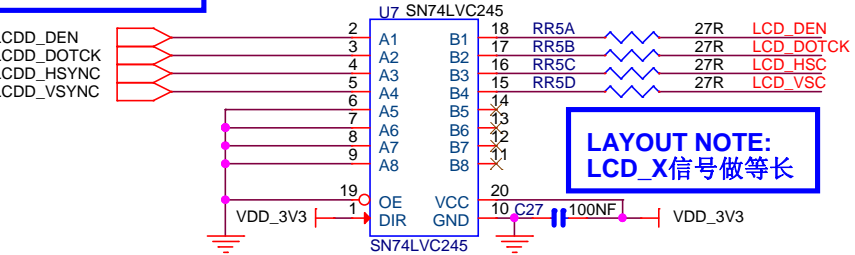
DESIGN NOTE:
24位LCD接口定义
16位信号驱动24位屏时
高位对齐



DESIGN NOTE:
LCD电源5V与3.3V可选
默认接3.3V

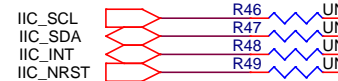
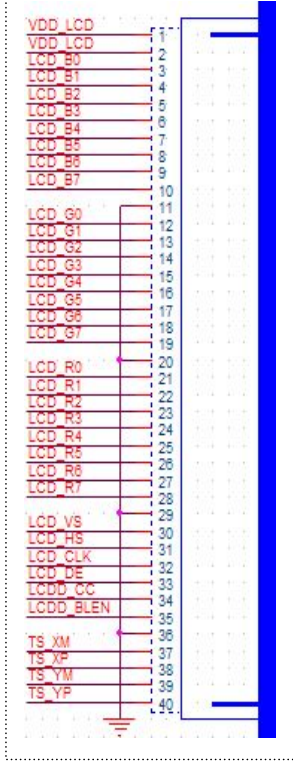
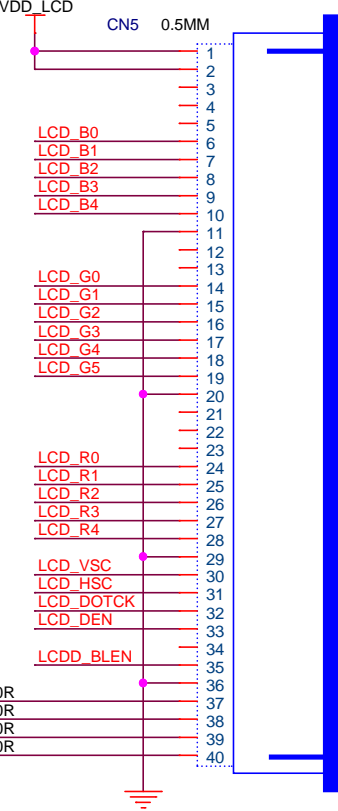
3.3V	R44不焊, R45焊接
5V	R44焊接, R45不焊

LAYOUT NOTE:
LCDD_X信号做等长
布线可以换Pin

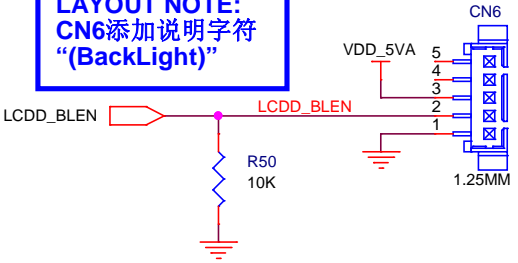


DESIGN NOTE (PING):
此处引出IIC总线
为了扩展VGA/HDMI使用;

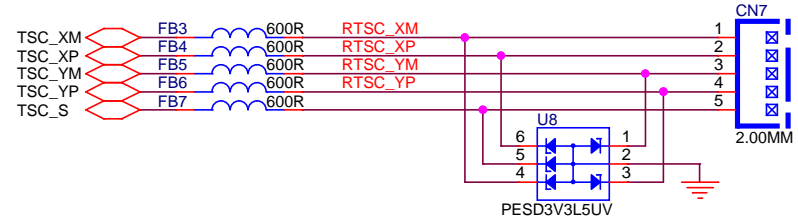
LAYOUT NOTE:
LCD_X信号做等长



LAYOUT NOTE:
CN6添加说明字符
“(BackLight)”



LAYOUT NOTE:
CN7添加说明字符“(Touch)”



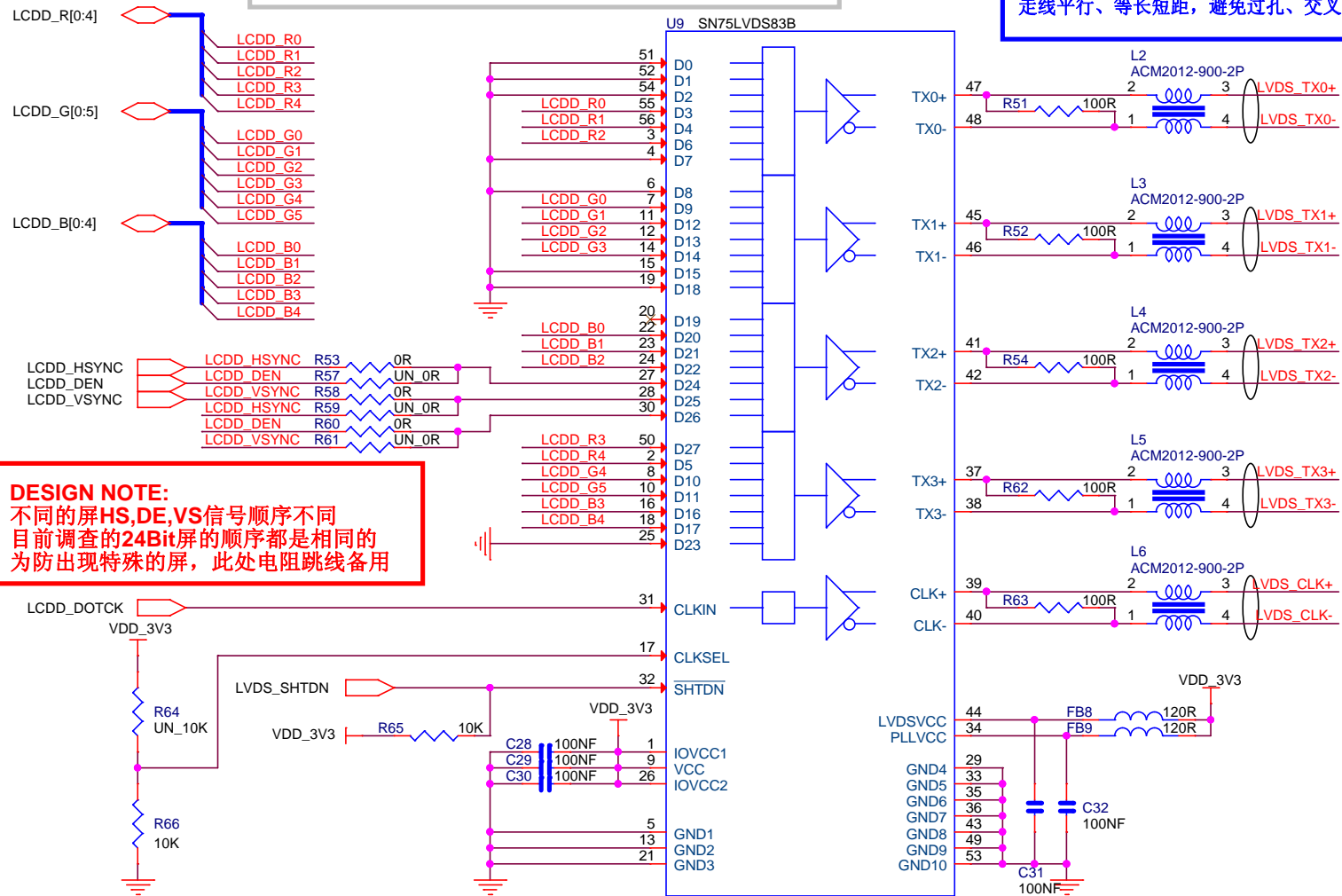
DESIGN NOTE:
LCDD_BLEN默认为低电平
背光不亮
背光通过CPU控制打开

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	RGB565 TTL
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 10 页 共 23 页

LAYOUT NOTE:
LCDD_X信号做等长

DESIGN NOTE:
这里是用16Bit的信号去驱动24Bit的屏，信号线为高拉对齐
注意：SN75LVDS83B的每一组信号,高位先发送出去

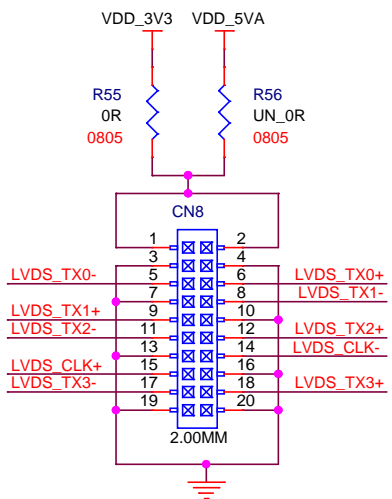
LAYOUT NOTE:
Differential pair差分阻抗100 OHM
走线平行、等长短距，避免过孔、交叉



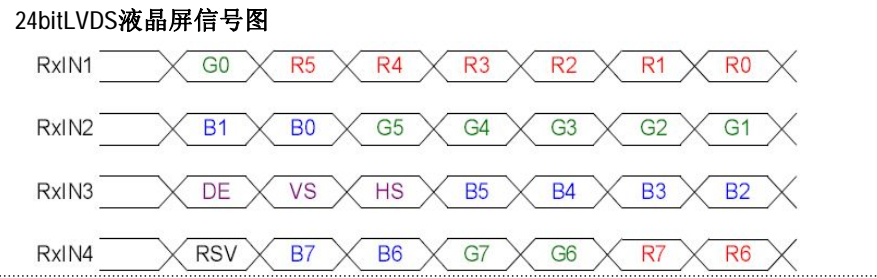
DESIGN NOTE:
不同的屏HS,DE,VS信号顺序不同
目前调查的24Bit屏的顺序都是相同的
为防出现特殊的屏，此处电阻跳线备用

DESIGN NOTE:
CLKSEL决定CLKIN
有效触发沿
CLKSEL=1 R64焊接,R66不焊
上升沿有效
CLKSEL=0 R64不接,R66焊接
下降沿有效
默认为低电平,下降沿有效

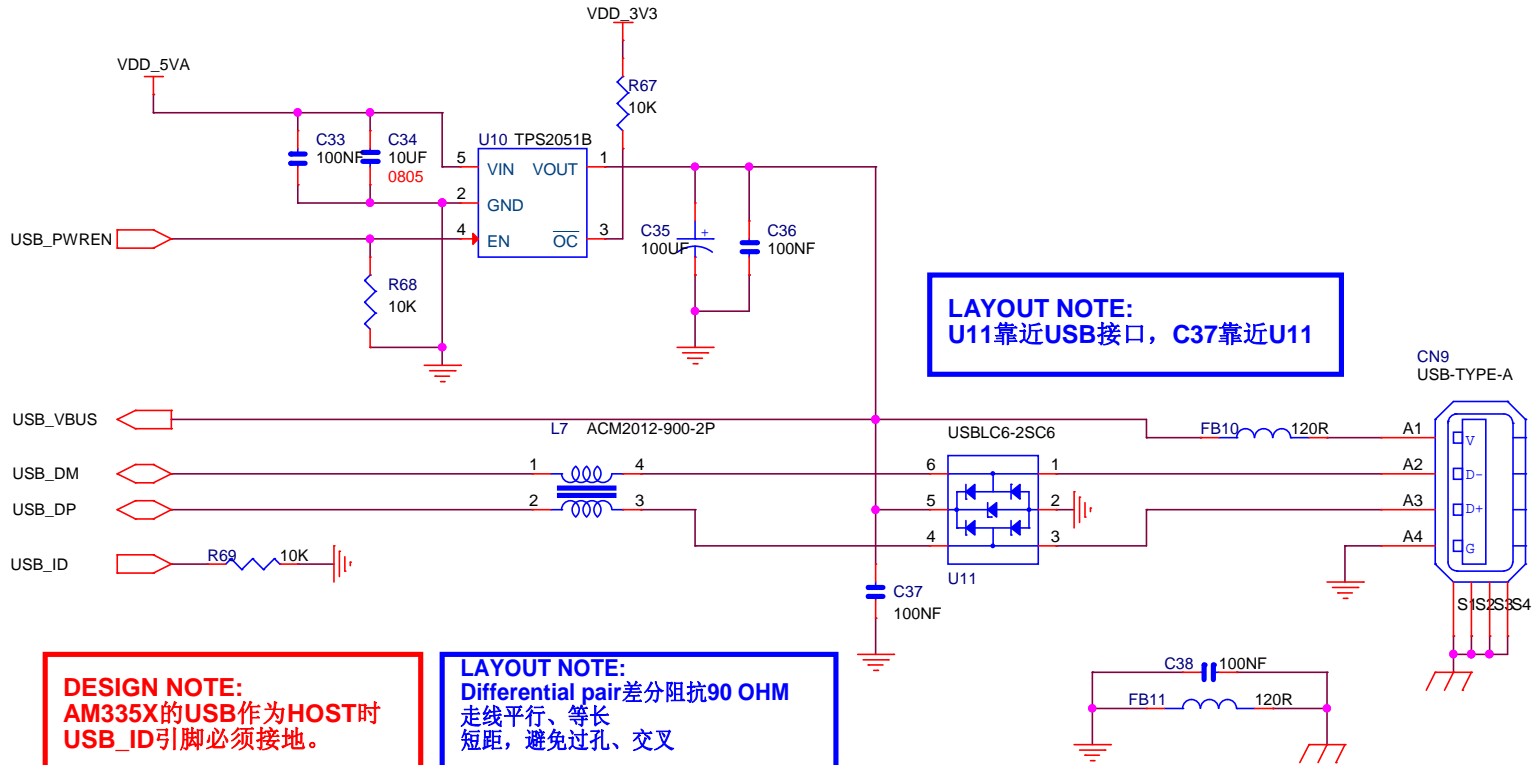
DESIGN NOTE:
LVDS电压3V3与5V可选
默认为3V3



LAYOUT NOTE:
CN8添加说明字符“(LVDS)”



深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	RGB565 LVDS
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 11 页 共 23 页

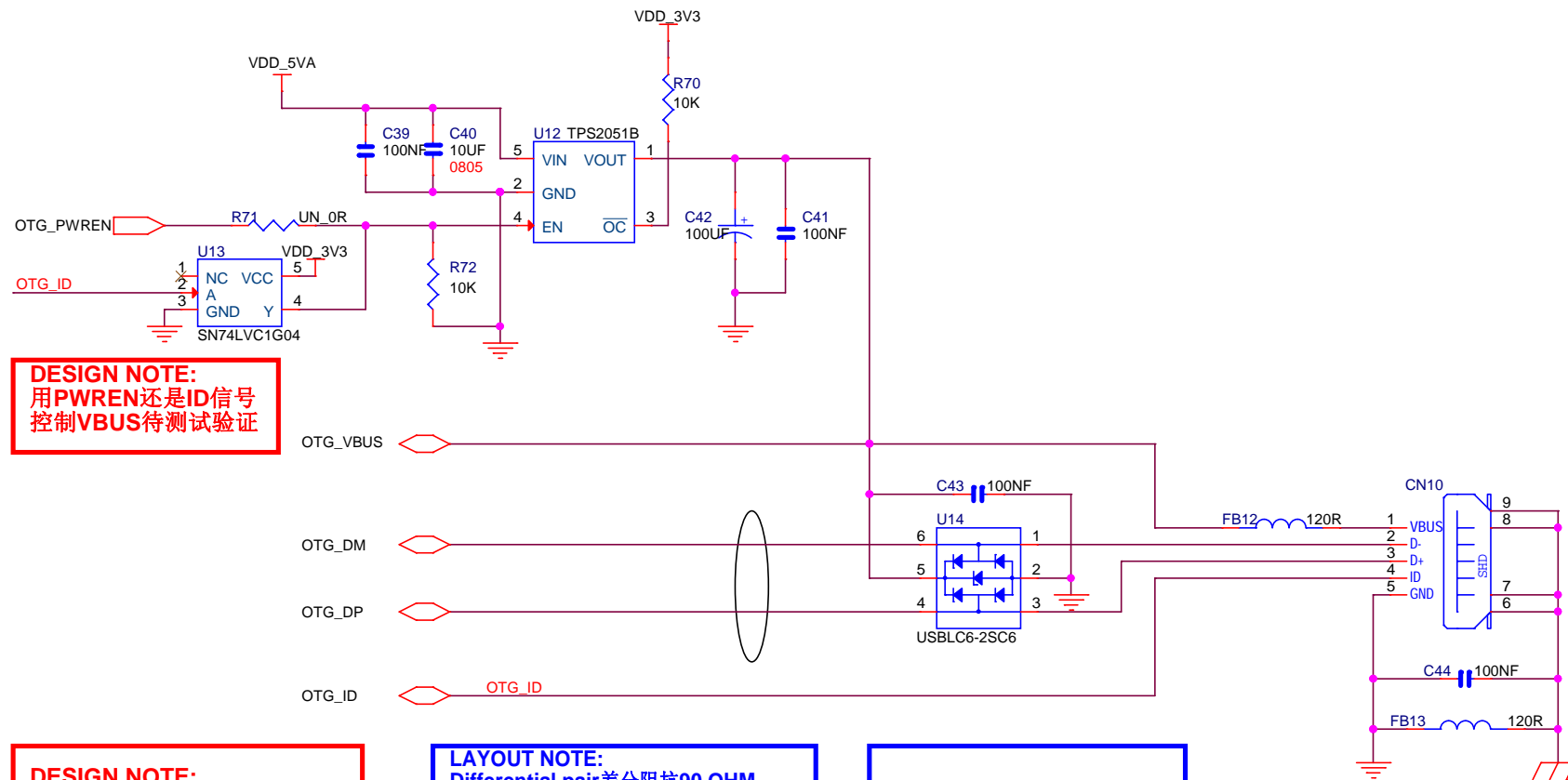


LAYOUT NOTE:
U11靠近USB接口, C37靠近U11

DESIGN NOTE:
AM335X的USB作为HOST时
USB_ID引脚必须接地。

LAYOUT NOTE:
Differential pair差分阻抗90 OHM
走线平行、等长
短距, 避免过孔、交叉

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	USB HOST
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 12 页 共 23 页



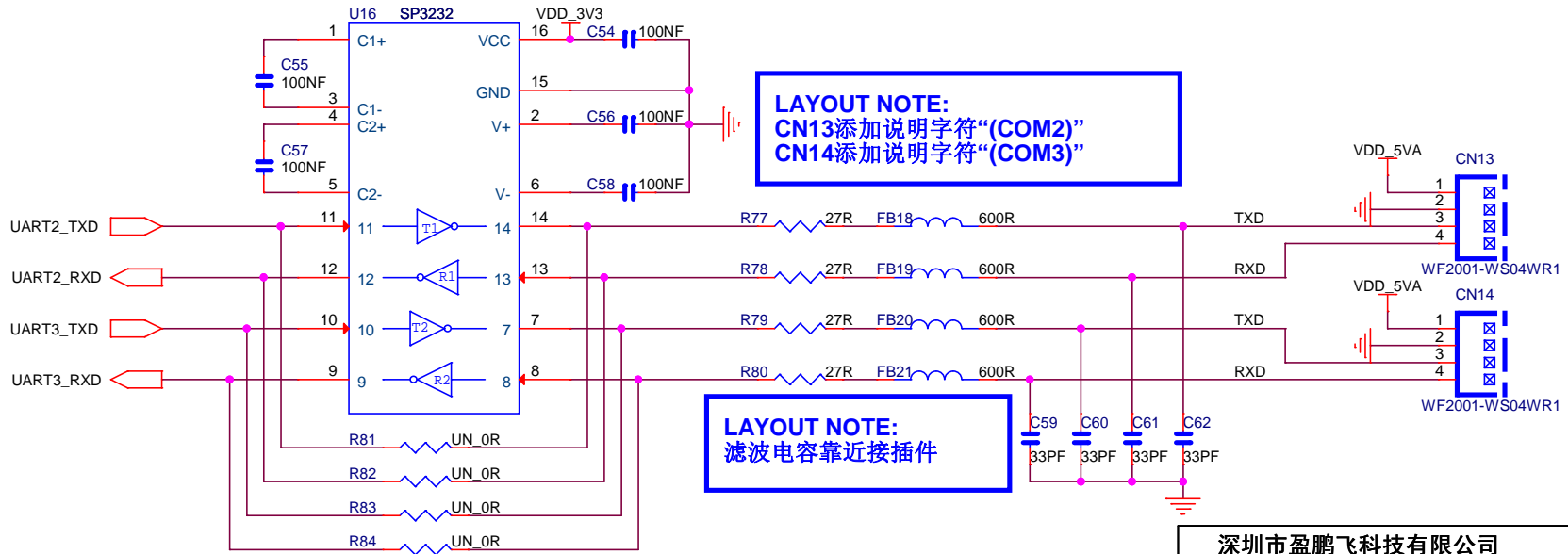
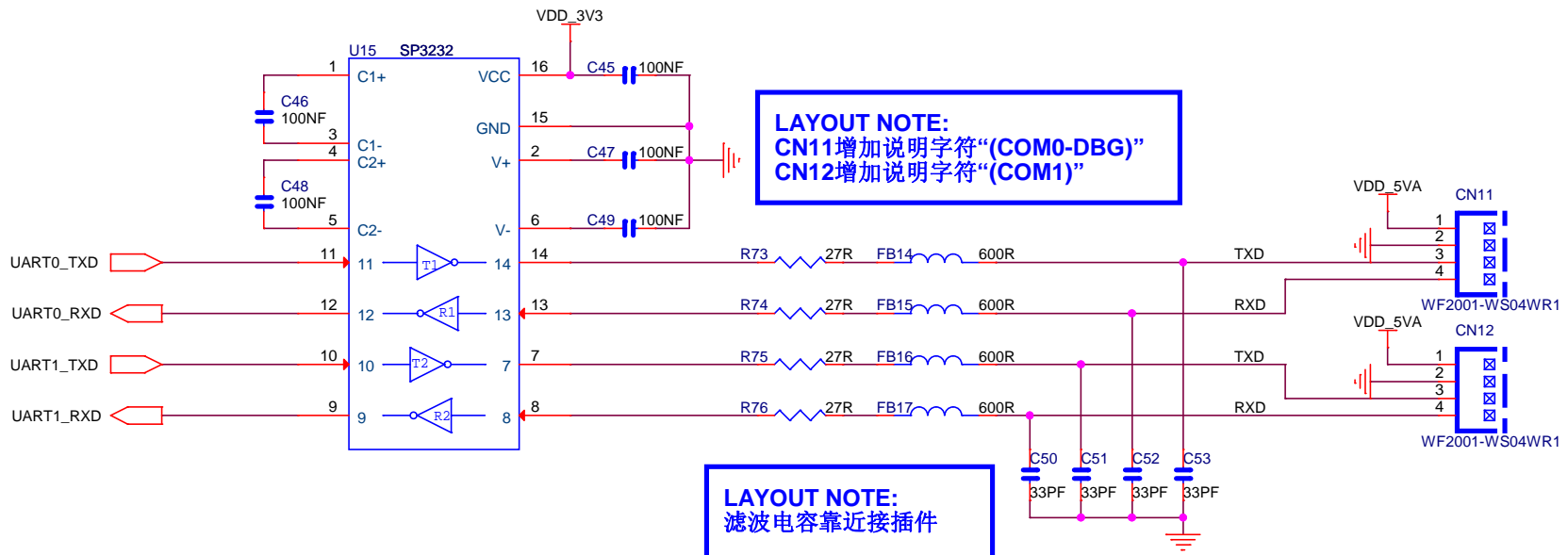
DESIGN NOTE:
用PWREN还是ID信号
控制VBUS待测试验证

DESIGN NOTE:
AM335X的USB作为Device时
USB_ID引脚必须为空。

LAYOUT NOTE:
Differential pair差分阻抗90 OHM
走线平行、等长
短距，避免过孔、交叉

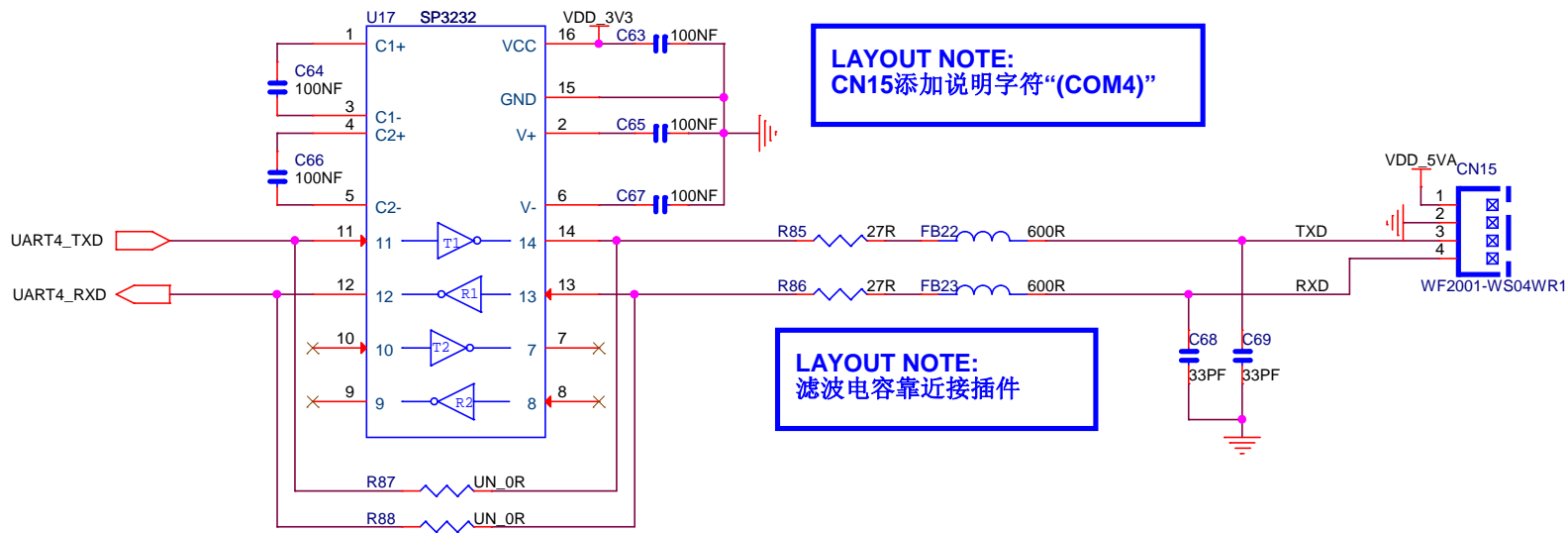
LAYOUT NOTE:
ESD芯片靠近USB接口

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	USB OTG
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 13 页 共 23 页



DESIGN NOTE:
TTL与RS232兼容
TTL:U16不焊, R81- R84焊接
RS232: U16焊接, R81- R84不焊

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	RS232
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 14 页 共 23 页

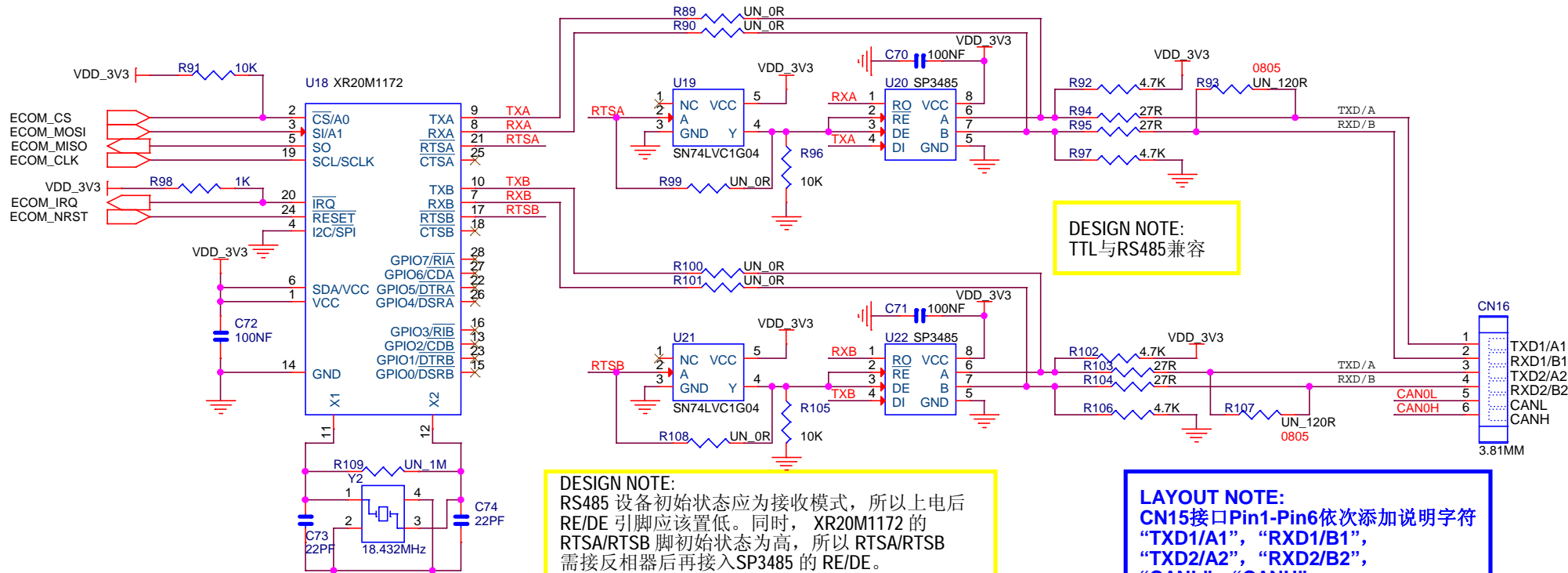


DESIGN NOTE:
 TTL与RS232兼容
 TTL:U17不焊, R87- R88焊接
 RS232: U17焊接, R87- R88不焊

LAYOUT NOTE:
 滤波电容靠近接插件

LAYOUT NOTE:
 CN15添加说明字符“(COM4)”

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	RS232 SERIAL
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 15 页 共 23 页



DESIGN NOTE:
TTL与RS485兼容

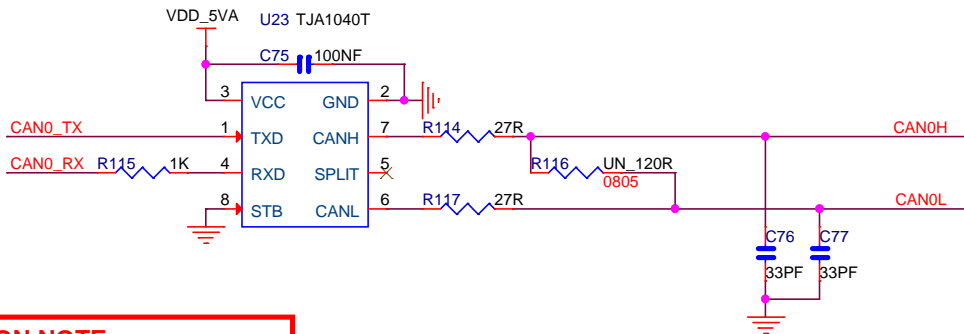
DESIGN NOTE:
RS485 设备初始状态应为接收模式，所以上电后 RE/DE 引脚应该置低。同时，XR20M1172 的 RTSA/RTSB 脚初始状态为高，所以 RTSA/RTSB 需接反相器后再接入 SP3485 的 RE/DE。
(待验证)

LAYOUT NOTE:
CN15接口Pin1-Pin6依次添加说明字符“TXD1/A1”，“RXD1/B1”，“TXD2/A2”，“RXD2/B2”，“CANL”，“CANH”

CAN0与I2C2复用

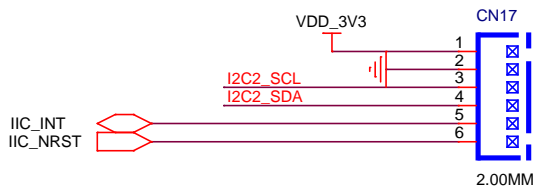


DESIGN NOTE:
通过配置电阻R110-R113来选择使用CAN0或I2C2，
CAN0: 只需上电阻R110,R111;
I2C2: 只需上电阻R112,R123。

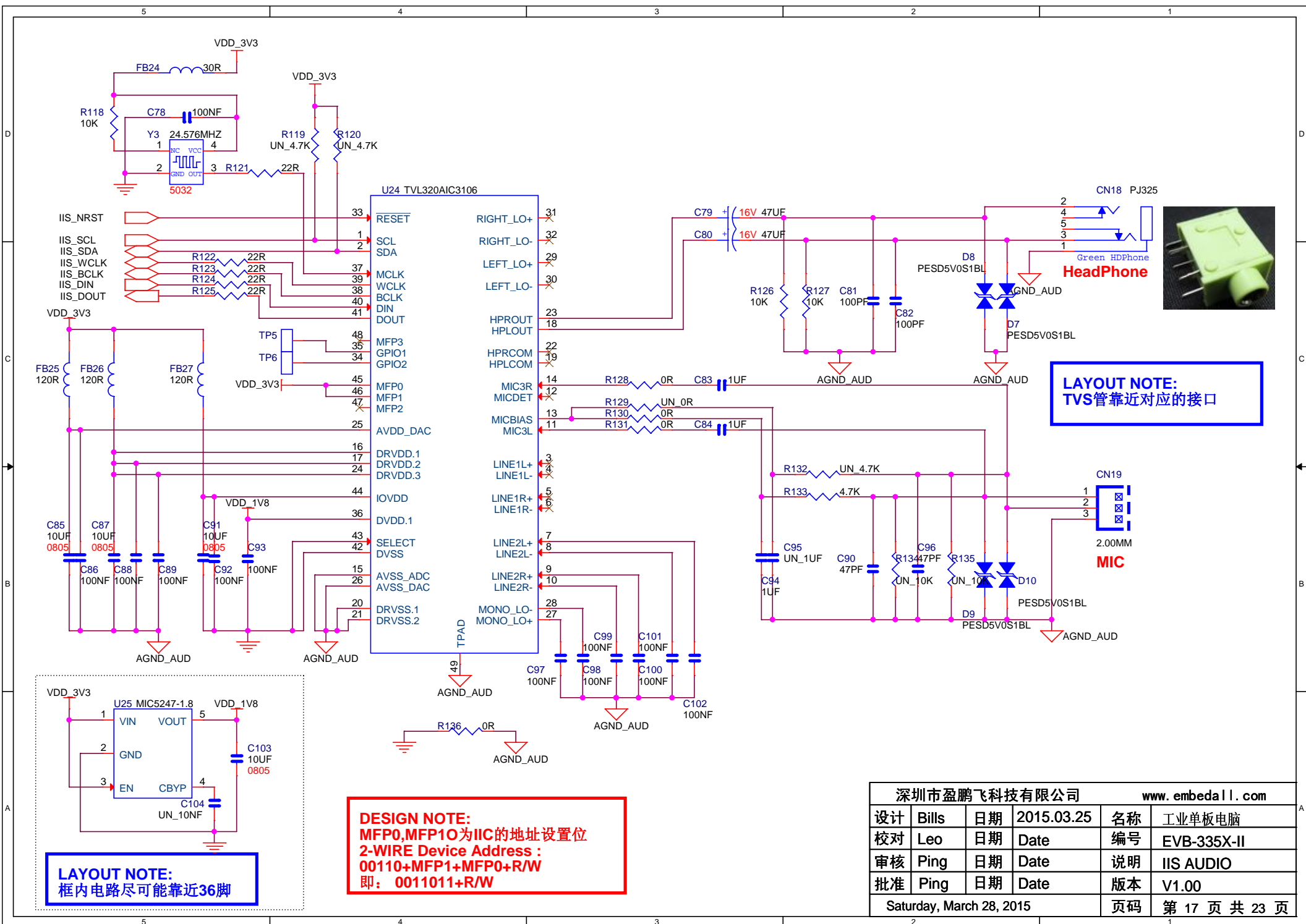


DESIGN NOTE:
I2C2复用，可控制电容触摸屏，即CN17可做电容屏接口使用

LAYOUT NOTE:
CN17添加说明字符“(IIC)”



深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	EXTCOM & CAN & IIC
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 16 页 共 23 页



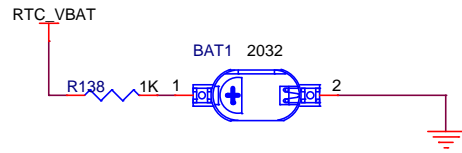
LAYOUT NOTE:
TVS管靠近对应的接口

LAYOUT NOTE:
框内电路尽可能靠近36脚

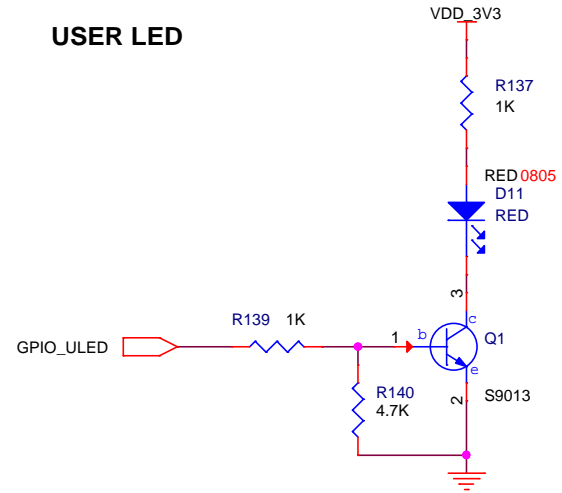
DESIGN NOTE:
MFP0,MFP10为IIC的地址设置位
2-WIRE Device Address :
00110+MFP1+MFP0+R/W
即: 0011011+R/W

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	IIS AUDIO
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 17 页 共 23 页

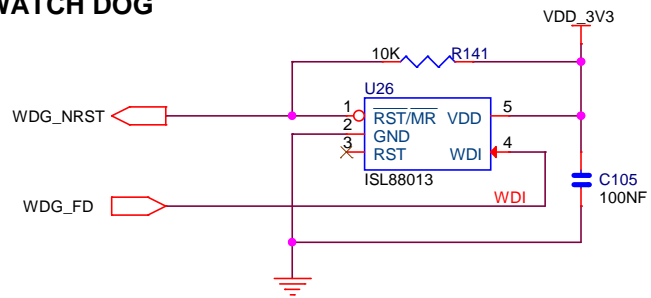
BAT



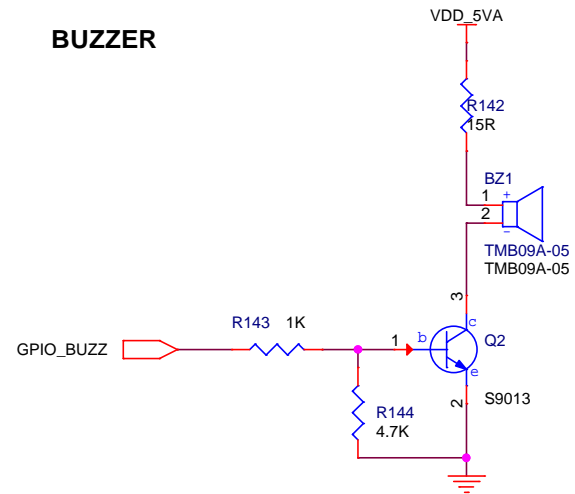
USER LED



WATCH DOG



BUZZER



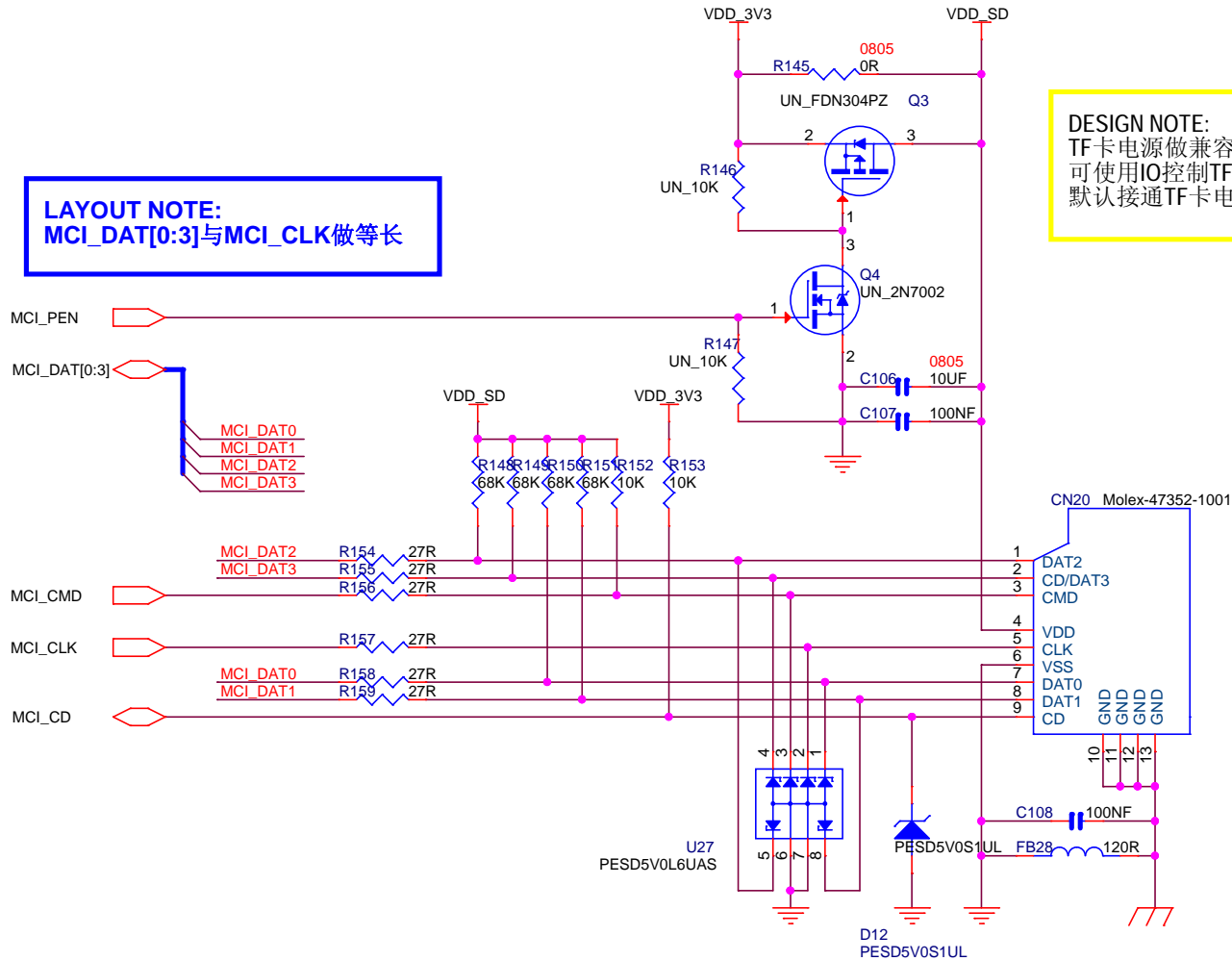
深圳市盈鹏飞科技有限公司

www.embedall.com

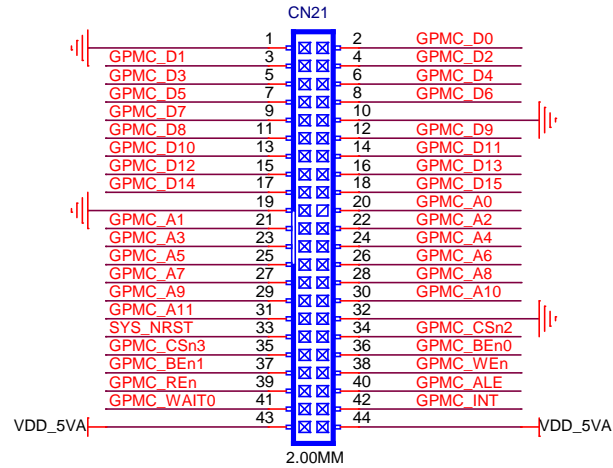
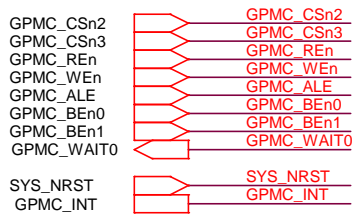
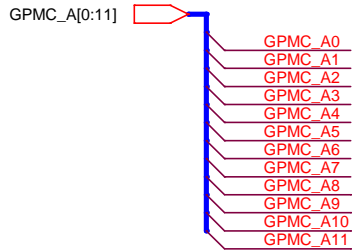
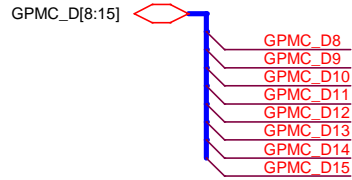
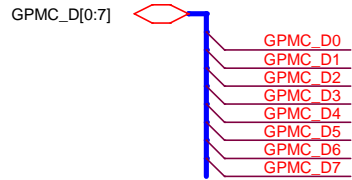
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	BAT,WDG,BUZ,LED
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 18 页 共 23 页

LAYOUT NOTE:
MCI_DAT[0:3]与MCI_CLK做等长

DESIGN NOTE:
TF卡电源做兼容性设计
可使用IO控制TF卡电源，减少电能消耗
默认接通TF卡电源，不控制通断



深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	MICRO SD CARD
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 19 页 共 23 页

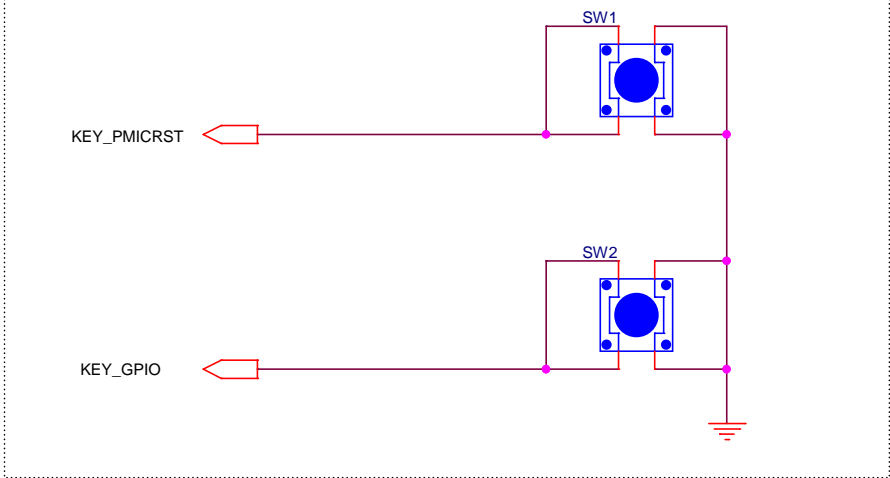


LAYOUT NOTE:
CN21添加说明字符“GPMC BUS”

LAYOUT NOTE:
GPMC数据线走线等长
GPMC地址线与控制线走线等长

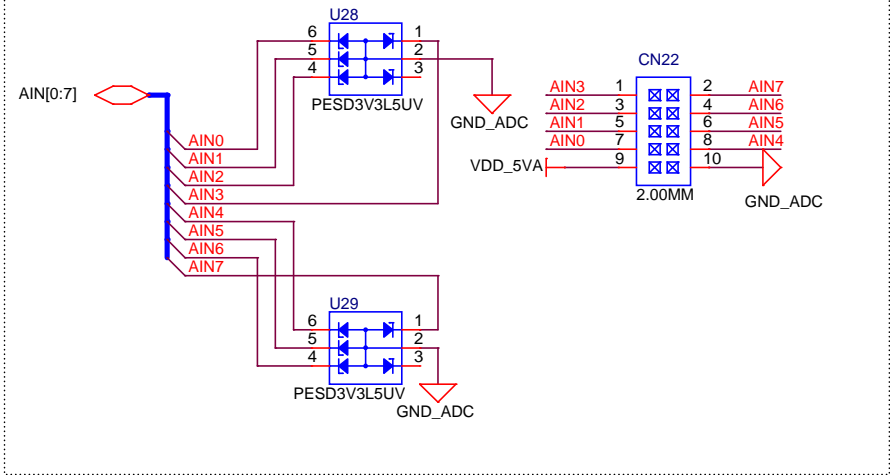
深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	GPMC BUS
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 20 页 共 23 页

PMIC,GPIO KEYPADS



LAYOUT NOTE:
SW1添加说明字符“(PMIC RST)”
SW2添加说明字符“(GPIO CON)”

ADC INTERFACE

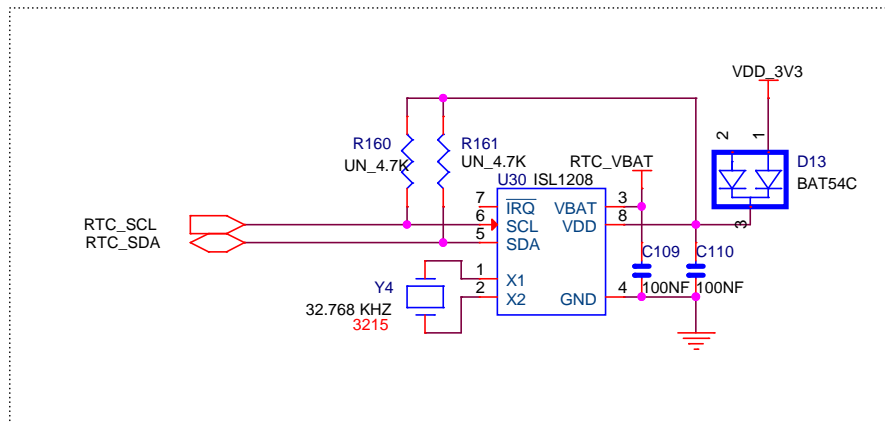


LAYOUT NOTE:
CN22添加说明字符“(ADC)”

LAYOUT NOTE:
这个接口靠近触摸屏接口

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	KEYPADS & ADC
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 21 页 共 23 页

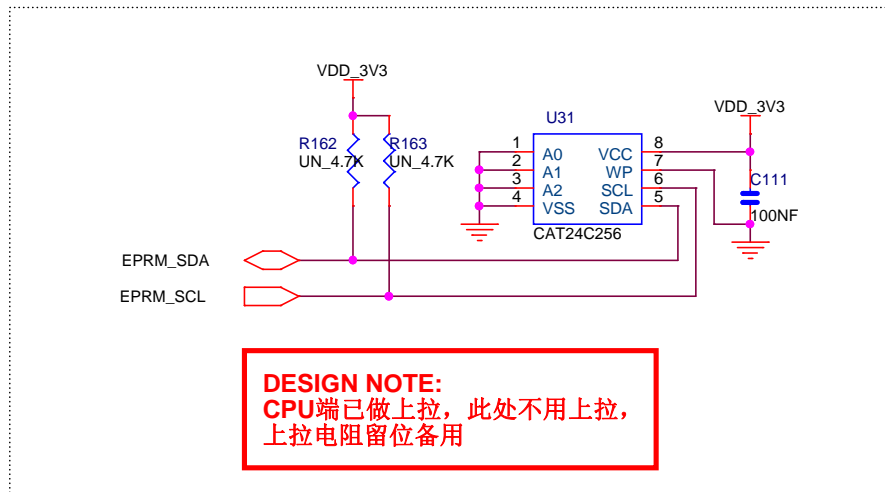
RTC



DESIGN NOTE(PING):
ISL1208主要是用于WINCE RTC

DESIGN NOTE:
I2C Address : 1101111

EEPROM



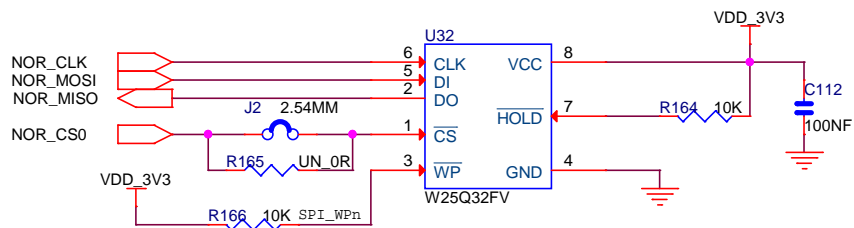
DESIGN NOTE:
CPU端已做上拉，此处不用上拉，
上拉电阻留位备用

DESIGN NOTE:
CAT24C256WI-GT3
I2C Address : 1010+A2A1A0+RW
=1010000+RW

DESIGN NOTE:
AT24C08D
I2C Address : 1010+(A2)+A9+A8+RW
其中(A2)为A2引脚电平，
A9,A8为读写数据的Word Address。
Word Address共10位,为A[0:9],
I2C地址后紧接着是Word Address
剩下的8位A[0:7]

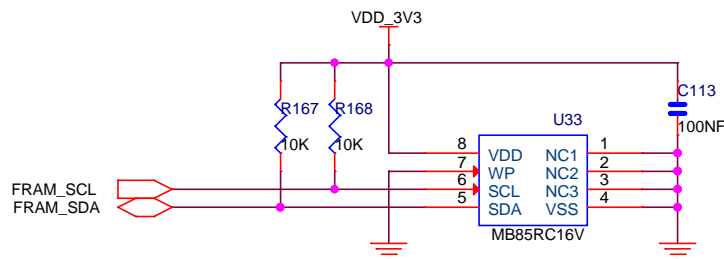
深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	RTC & EEPROM
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 22 页 共 23 页

SPI Flash



DESIGN NOTE:
信号WPN和HOLDn, 根据需要控制

FRAM



DESIGN NOTE:
MB85RC16V的pin1-3为NC pins - Leave these pins open, or connect to VDD or VSS.
MB85RC64VPNF/MB85RC256VPNF的pin1-3为地址引脚A0-A2,此处为了兼容将pin1-3接地

DESIGN NOTE:
MB85RC16V地址:
1010+A2A1A0+R/W (A2~A0为内存高地址代码)
MB85RC64VPNF/ MB85RC256VPNF地址:
1010+A2A1A0+R/W (A2~A0为器件地址代码)

深圳市盈鹏飞科技有限公司				www.embedall.com	
设计	Bills	日期	2015.03.25	名称	工业单板电脑
校对	Leo	日期	Date	编号	EVB-335X-II
审核	Ping	日期	Date	说明	SPI FLASH & FRAM
批准	Ping	日期	Date	版本	V1.00
Saturday, March 28, 2015				页码	第 23 页 共 23 页